

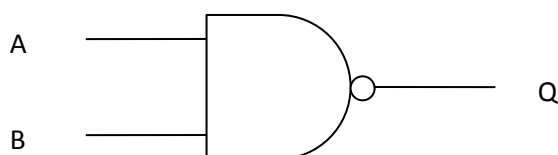
INVESTICE DO ROZVOJE VZDĚLÁVÁNÍ

HRADLO NAND

Elektronická zařízení včetně počítačů a chytrých telefonů pracují na základě binární logiky, tedy pracují s nulami a jedničkami. Při jejich konstrukcích se používají logické členy (tzv. hradla).

Existuje několik typů logických členů.

Člen NAND má dva vstupy a jeden výstup. Značí se



Na vstupy A a B je přiváděno elektrické napětí dvou úrovní (úroveň 0 a 1). Na výstupu Q je pak napětí úrovně 0 nebo 1 tak, aby odpovídalo negaci logického součinu vstupů. Tedy opačné pravdivostní hodnotě složeného výroku A a zároveň B.

Doplň pravdivostní tabulku pro hradlo NAND. (1 znamená pravdivý výrok, 0 nepravdivý výrok)

A	B	NAND
1	1	
1	0	
0	1	
0	0	